PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-027414

(43) Date of publication of application: 05.02.1991

(51)Int.CI.

G06F 1/26

(21)Application number: 01-162234

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

23.06.1989

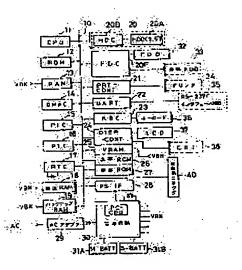
(72)Inventor: MINAMINO NOBUYUKI

(54) PERSONAL COMPUTER

(57)Abstract:

PURPOSE: To always precisely display the state of power supply and a device by driving and controlling plural display elements including display elements displaying the specified power supply state of the device regardless of the on/off state of the power supply of the device.

CONSTITUTION: Power control PC-CPU 30 which is always in an operation state even if device power supply is in the on/off-state, a circuit transmitting power supply state information of the device to PC-CPU 30, a circuit 28 controlling operation power in the device in accordance with output information of PC-CPU 30 and a circuit driving and controlling plural display elements including the display elements displaying the specified power supply state of the device even if the device power supply is in the on/off states in accordance with output information of PC-CPU 30 are provided. Thus, the supply state of operation power supply and the state of the device can always be recognized when the device



is used by an AC adapter 29 and when the device is used by an internal battery. Thus, the stable power supply state is always maintained, and the state of power supply and the device can securely be displayed and recognized for an operator even if the power supply of the device is in the on/off state.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision

BEST AVAILABLE COPY

19日本国特許庁(JP)

① 特許出願公開

@ 公開特許公報(A) 平3-27414

௵Int. Cl. 5

識別記号

庁内整理番号

❷公開 平成3年(1991)2月5日

G 06 F 1/26

7459-5B G 06 F 1/00

330 A.

審査請求 未請求 請求項の数 3 (全10頁)

60発明の名称

パーソナルコンピュータ

②特 願 平1-162234

20出 願 平1(1989)6月23日

加発明者 南野

伸 之

東京都青梅市末広町2丁目9番地 株式会社東芝青梅工場

内

勿出 願 人 株式会社東芝

神奈川県川崎市幸区堀川町72番地

创代 理 人 弁理士 鈴江 武彦 外3名

朔 細 書

1. 発明の名称

パーソナルコンピュータ

2. 特許請求の範囲

(1) 装置電源のオンノオフ状態に拘らず常時動作状態にあるパワーコントロールCPUロントロールCPUの選出する回路と、上記パワーコントロールCPUの出力情報に従いワーコントロールCPUの出力情報に従いフーコントロールCPUの出力情報に従い、装置電源のオンノオフ状態に拘らず装置の特定電源状態を表示する思路とを見てなることを特徴とするパーソナルコンピュータ。

(2)、単一のLEDにより3種の電源状態を表示する表示駆動手段を有してなる請求項 (1) 記載のパーソナルコンピュータ。

(3)、 表示部筐体がキーボードを設けた本体上で所定の回動範囲をもって開閉するラップトッ

プタイプのパーソナルコンピュータに於いて、 記本体には、上記表示都管体が閉塞状態にある。 き、同管体の底面と対向する前壁部と上記をは 時面に一致する上壁部とをもつ直方状突出部を形成して、同突出部の前壁部と上壁部で形成窓を を取る、上記前壁部と上壁部にかかる表示窓を 別し、 詞表示窓の内部に表示案子を設けてなる まなる。 別し、 詞表示窓の内部に表示案子を設けてきる。 3. 発明の詳細な説明

.50 57 10 27 412 12 20

[発明の目的]

(産業上の利用分野)

本発明は、携行が容易で、かつ内部バッテリィにより動作可能なパーソナルコンピュータに係. り、特に電源を集中管理する電源供給制御機構に 特徴をもつパーソナルコンピュータに関する。

(従来の技術)

近年、携行が容易で、かつ内部バッテリィにより動作可能なパーソナルコンピュータが種々開発されている。この種のパーソナルコンピュータに於いては、ACアダプタによる使用時、内部バ

- 1 -

ッテリィによる使用時等のいずれに於いても動作 用電源の供給状態と装置の状態を常時認識し、電 源異常による全での障害を排除する必要があるが、 従来ではこのような種々の電源により動作が可能 な装置に於ける電源の有効な集中管理機構が存在 しなかった。

(発明が解決しようとする課題)

上記したように、挽行が容易で、かつ内部バッテリィにより動作可能なパーソナルコンピュータに於いては、ACTダブクによる使用時、内内のボッテリィによる使用時等のいずれに於いても動作用電源の供給、状態と装置の状態を常時認識があるが、従来ではこのなり、な種々の電源により動作が可能な装置に於ける電源の有効な集中管理機構が存在せず、又、電源の有効な集中管理機構が存在せず、又、電源のでででである。

本発明は上記実情に鑑みなされたもので、 携行 が容易で、内部バッテリィにより助作可能なパー

-· 3 -

示案子を駆動制御する回路とを有してなる構成と用 時、内部パッテリィによる使用時等のいずれに於 いても動作用電源の供給状態と装置の状態を常け 認識して、常に安定した電源状態を維持できると ともに、電源及び装置の状態を装置の電源オン オフ状態に拘らず適確にオペレータに表示認識さ せることができる。

(実施例)

以下図面を参照して本発明の一実施例を説明する。

第1 図は本発明の一実施例に於けるシステム構成を示すプロック図、第2 図は第1 図の電源回路の構成を示すプロック図である。

第1 図に於いて、10はシステムバスであり、11 乃至27は同システムバス10に接続される構成要素 (コンポーネント) である。これらコンポーネン トのうち、11はシステム全体の制御を司る C P U、 12は固定プログラム等が格納される R O M、13は 処理対象となるプログラム、データ等が格納され ソナルコンピュータに於いて、ACアダプタによる使用時、内部バッテリィによる使用時等のいずれに於いても動作用電源の供給状態と装置の状態を常認識して、常に安定した電源状態を維持できるとともに、電源及び装置の状態を装置の電源オン/オフ状態に拘らず遺産にオペレータに表示認識させることのできるパーソナルコンピュータを提供することを目的とする。

[発明の構成]

(課題を解決するための手段及び作用)

本発明は、挽行が容易で、内部バッテリィにより動作可能なパーソナルコンピュータに於いれた 装置電源のオン/オフ状態に拘らず常時動作状態にあるパワーコントロールCPUに送出する回路と、上記パワーコントロールCPUの送出する回路と、上記パワーコントロールCPUの出力情報に従い装置内の助作用電源を制御出力情報に従い、装置電源のオン/オフ状態に拘らず装置の特定電源状態を表示する表示案子を含む複数の表

- 4 -

るRAM、14はダイレクトメモリアクセス制御を 行なうDMAコントローラ (DMAC; Direct Memory Access Controller) 、15はプログラム・ により設定可能な割込みコントローラ (PIC: Programmable Interrupt Controller) , 1612 7 ログラムにより設定可能なインターバルタイマ (P 1 T; Programmable Interval Timer) . 17 は独自の動作用電池をもつ時計モジュール (RTC; Real-Time Clock) である。18は本体 の専用カードスロットに挿抜可能な大容量の増設 RAMであり、バックアップ電源 (VBK) が供給 される。19はレジューム機能を実現するためのデ ーク保存域となるパックアップRAMであり、パ ックアップ電源 (VBK) が供給される。20は本体 の専用収納部に挿抜可能なハードディスクパック であり、ここでは2. 5インチのハードディスク ドライブ (HDD) 20A と同ドライブをアクセス 制御するハードディスクコントローラ (HDC) 20B でなる。20P はフロッピィディスクコントロ ーラ (F D C) 、 21は ブリンタコントローラ

- 5 -

(PRT-CONT)、22は入出力インター フェイス (UART; Universal Asynchronous .Receiver/Transmitter) 、23はキーボードコン トローラ (K B C) 、 24 は 表 示 コントローラ (DISP-CONT)、25はパックアップ電源 (VBK) が供給されたビデオRAM (VRAM)、 28は漢字文字コードから漢字文字パターンを得る 漢字ROM、27は仮名/漢字変換辞書等を実現す る辞書ROMである。28は後述する電源回路(第 2 図 参 照) を システム バス 10を 介 し て C P U 11に 接続するための電源制御インターフェイス(PS - J F) である。 29は 商用交流 電源 (A C) を 整 流・平滑して所定電位の直流動作用電源を得る電 顔アダプタ (以下ACアダプタと称す) であり、 パーソナルコンピュータ本体にプラグイン接続さ れる。80はパワーコントロールCPU(PC-CPU) を備えたインテリジェントパワーサブラ イ(以下電源回路と称す)であり、この電源回路 30の構成は第2図を参照して後述する。 31A は光 電可能な電池により構成されたパック形式の登脱

張ュニットに設けられる準備完了設定スイッチである。805 はこれら各スイッチ301 、802 、808 、804 の状態、及び後述するパワーコントロール CPU 808 の設定情報を保持するパラレル1/O

306 は装置全体の電源を集中管理するパワーコントロールCPUであり、内部パス 307 を介して電源回路各部の情報、及びホスト側CPU 11の指示情報等を入力し、ホスト側CPU 11の指示、内部の状態、外部の操作状態等により装置内各部の電源供給をコントロールするもので、第3図及び第4図に示すような処理機能をもつ。

308 はLCD表示部 37のバックライト 電源 (バックライト光量) をコントロールするバックライトコントロール回路であり、図示しない光量調整用の可変抵抗器の設定状態に応じたバックライト駆動電源を出力する。

809 はパワーコントロール C P U 306 の制御の下に、電源投入状態及び動作速度表示用 L E D (第5図(a)の L I)、ロウバッテリィ状態表

自在なメインバッテリィ(M-BATT)、81B は同じく充電可能な電池により構成された本体内 蔵形のサブバッテリィ(S-BATT)である。 32はフロッピィディスクコントローラ 20P に接続 されるフロッピィディスクドライブ (FDD)、 88はフロッピィディスクコントローラ 80に必要に 応じて接続される外部フロッピィディスクドライ プ、 84はプリンタコントローラ 21に必要に応じて 接続されるブリンタである。85は入出力インター フェイス22に必要に応じて接続される RS-232Cイ ンターフェイス機器である。86はキーポードコン トローラ 23に接続されるキーボード、 87は表示コ ントローラ24に接続されるLCD表示部、88は表 示コントローラ 24に必要に応じて選択的に接続さ れるCRT表示部である。40は拡張ユニットが選 択的に接続される拡張用コネクタである。

. 第2図は上記電源回路 80の構成を示すブロック 図である。

図中、301 は電源スイッチ、802 はリセットスイッチ、303 はディスプレイスイッチ、304 は拡

- 8. -

\$10 はパワーコントロールCPU 808 から出力 されたディジタル量のチャージコントロールデー タをアナログ量の信号に変換しメインバッテリィ

赤色点灯駆動され、ACアダプタ29の有効接続状態下で、かつ電源回路80の異常状態時に赤色点絨

— 1 b —

811 用のチャージユニット311 に供給するDノA 変換器である。 311 はパワーコントロールCPU 308 の制御の下にD/A変換器310 より出力され るチャージコントロール信号に従いメインバッテ リィ 311 をチャージするチャージユニットである。 812 はメインバッテリィ 81A のチャージ 匿流を含 む装置内の総合電流を検出する電流検出器である。 314 は装置内の回路に流れる電流(バックアップ 無流を除く)を検出する電流検出器である。315 は電流給出器 814 を経たACアダプタ 29の電源又 はメインバッテリィ 31% の電源から装置内の各部 動作電額を得るDC-DCコンパークである。 816 は電流検出器 812 . 314 の各検出電流値、メ インパッテリィ 81A の出力電圧、DC-DCコン バータ 815 の出力電圧等をディジタルデータとし てパワーコントロール C P U 808 に供給するため のアナログノディジタル変換を行なうA.ノD変換 器である。 817 はパワーコントロール C P U 806 とメインCPUIIとの間で情報を送受するための シリアルI/Oである。 818 はサブバッテリィ

- 11 -

L1. L2. L8 はそれぞれパワーコントロールCPU 806 の制御の下にLEDドライバ 809 により表示ドライブされるもので、L1 は電源投入パック表示が速度示用のLED、L2 はロウグブライ状態表示用のLED、L2 はロウグブク 技統状態表示用のLED、L8 はACアダダ 置かれた 越表示 の内部に 設けられた でいるときだけでない といても 容易に外部から 識別できる。

第6図は上記実施例に於けるLEDの状態表示例を示す図である。

ここで上記各図を参照して本発明の一実施例に 設ける動作を説明する。

電源回路 30のパワーコントロール C P U 306 は 電源スイッチ 301 の操作状態を常時監視している。

即ち、パワーコントロール C P U 306 は、装置 が電源オフ (パワーオフ) 状態にあるとき、第 3 81B をチャージするチャージユニットである。
819 はメインバッテリィ S1A とサブバッテリィ
81B の各電販を受けてバックアップ電源 (V BX)
を得るD C - D C コンバータである。

第3 図及び第4 図はそれぞれパワーコントロール C P U 806 の処理フローを示すフローチャートであり、このうち、第3 図はパワーオフ時の処理ルーチンを示し、第4 図はパワーオン時の処理ルーチンを示す。

第5図は本発明の一実施例に於ける装置の外観構成を示したもので、同図(a)は表示部(ディスプレイ)管体が開いた状態を示す斜視図、同図(b)は表示部(ディスプレイ)管体が閉じられた状態を示す斜視図である。第5図に於いて、Iは装置本体、laは押し知式電源スイッチ301の操作如301aを囲むように装置本体1の側面に突出形成された陣壁部である。この陣壁部1aにより、洗行中等に誤って電源スイッチ301が操作されるのみスイッチ操作が可能な構造としている。又

- 12 -

即ち、ステップA」では、メインバッテリィ SIA が正常電圧を維持しているか否かが判断され、

- 14 -

ステップA4 では、ACアダプタ29の出力電源が 正常であるか否かが判断され、ステップA6では 充電電流が正常であるか否かが判断され、ステッ プA8 ではチャージュニット 311 の出力電圧が正 常範囲にあるか否かが判断される。ここで、電源 状態の異常が検出されると、その異常状態が LED(L2)の赤色点滅駆動によって外部表示 される(第3図ステップA2)。又、ACアダプ タ29の有効接続状態時に於いてはLED (L8) が赤色点灯駆動され(第3図ステップA5)、充 電電液が正常であるとき、充電状態にあるときは LED (L2) が扱 (赤+緑) 色点灯駆動、又、 図ステップA1)。又、この際、充電無法が正常 であれば、充電電圧が常に適正となるように、パ ワーコントロール C P U 808 の制御の下にチャー ジュニット 811 が制御される (第3図ステップ $A8 \sim A11)$.

上記電源ス·イッチ 801 が、上記したような処理ステップを称り返し実行している際に継続して扱

- 15 -

第4図に示すステップB3~B24の処理が繰り返 し実行される。

即ち、パワーオン処理ルーチンでは、拡張用コ ネクタ40に拡張ユニットが接続されていない状態 にあること、又は拡張用コネクタ40に接続された 拡張ユニットが準備完了状態にあることを確認し て後、パワーオン処理を実行し(第4図ステップ Bl, B2)、更に上記パワーオフ処理ルーチン と同様に電板状態を判定し、装置各部の状態を判 ・断して、その処理の繰り返しの中で上記カウンタ (CTR)の値が設定値(M)に達したとき、又 は電顔に異常が生じたことを認識したとき (第4 図ステップ B 15) 、又はリセットスイッチ802 が 操作されたことを認識したとき(第4図ステップ B19) 、電源をオフする旨の情報がメインCPU 11に送出され、その後にパワーオフ処理が実行さ れる (第4 図ステップ B 26)。このパワーオフ処 理 (第4 図ステップ B 28) では、メイン C P U 11 からの応答を待って、装置内部の各電源がパック アップ電級(VBK)を除き所定の順序で遮断制御

作され、上記カウンタ (CTR) の値が設定値 (N) に達すると、第4図に示すパワーオン時の 処理ルーチンに入り、パワーオン処理が実行され ・る (第4図ステップB2)。

このように、パワーコントロール C P U 306 は、装置が電源オフ (パワーオフ) 状態にあるとき、第 3 図に示すような処理ルーチンを実行して、電源スイッチ 301 の操作状態と、電源及び装置の状態を常時監視し、電源及び装置の状態を外部表示する。

又、装置がパワーオン状態にあるとき、電源スイッチ 301 が操作されると、そのスイッチ 操作の状態が上記したパワーオフ処理ルーチンのときと同様にして、その状態がパワーコントロール C P U 806 に読み込まれて、電源スイッチ 801 の操作されたことが認識され(第 3 図ステップ B 22)、電源スイッチ 801 の操作されたことが認識される度に、上記カウンク(C T R)が更新(+ 1)されて(第 3 図ステップ B 28)、その更新したカウント値が設定値(M)に達するまで、

- 16 -

され、その後に上記したパワーオフ処理ルーチン に移る。

尚、この際、メインCPU11は、電源制御インターフェイス 2 8を介して、パワーコントロールCPU 806 から電源をオフする旨の情報を受けると、レジューム機能の設定状態を認識し、レジューム設定状態にあるときはバックアップRAM19を用いたレジューム処理を終了して後、応答情報を電源制御インターフェイス 28を介してパワーコントロールCPU 306 に返す。

このように、パワーコントロールCPO 806 は、装置が電源オフ(パワーオフ)状態にあるとき、第3 図に示すような処理ルーチンを実行し、装置が電源オン(パワーオン)状態にあるとき、第4 図に示すような処理ルーチンを実行して、それぞれの電源スイッチ 801 の操作状態と、電源及び装置の状態を外部表示する。

尚、この発明による電源制御手段は第1図に示すシステム構成に限らず、他のシステム構成に於

- 18 -

いても容易に適用可能である。

[発明の効果]

以上群記したように本発明によれば、排行が、 容易で、内部バッテリィにより動作可能なパーソ ナルコンピュータに於いて、装置電源のオンノオ つ状態に拘らず常時動作状態にあるパワーコント ロールCPUと、装置の電源状態情報を上記パワ ーコントロール C P Uに送出する回路と、上記パ ワーコントロール C P U の出力情報に従い装置内 の動作用電源を制御する回路と、上記パワーコン トロールCPUの出力情報に従い、装置電源のオ ンノオフ状態に拘らず装置の特定電源状態を表示 する表示数子を含む複数の表示素子を駆動制御す る回路とを有してなる構成としたことにより、 ACアダプタによる使用時、内部バッテリィによ る使用時等のいずれに於いても動作用電源の供給 状態と装置の状態を常時認識して、常に安定した **散級状態を維持できるとともに、電源及び装置の** 状態を装置の電源オンノオフ状態に拘らず適確に オペレータに表示認識させることができる。

- 19 -

18… 増設RAM、19… バックアップRAM、20… ハードティスクパック、 20A … ハードディスクド ライブ (H D D) 、 20B … ハードディスクコント ローラ (HDC) 20B でなる。20F … フロッピィ ディスクコントローラ (FDC) 、2.1… プリング コントローラ (PRT-CONT)、22···入出力 インターフェイス (UART: Universal Asynchronous Receiver/Transmitter) , 28 ... + ーポードコントローラ (KBC)、24···· 表示コン トローラ (DISP-CONT)、25--ピデオ RAM (VRAM)、2.6… 漢字ROM、27… 辞書 R O M 、28… 電源制御インターフェイス (P S ー I F) 、29… 電板アダプタ (ACアダプタ)、 80… インテリジェントパワーサプライ (低級回 路)、81A …メインパッテリィ(M-BATT)、 81B ... サブパッテリィ (S-BATT) 、 82... フ ロッピィディスクドライブ (FDD)、33…外部 フロッピィディスクドライブ、84… プリンタ、 85… RS-232Cインターフェイス機器、36…キーポ - ド、 3.7 ··· L C D 表 示 部 、 38 ··· C R T 表 示 部 、

4. 図面の簡単な説明

第1図は本発明の一実施例に於けるシストム構成を示すプロック図、第2図は上記実施例に於けるの構成を示すプロック図、第3図はた記史施例に於けるパワーコントの処理フローを示けてつる装置の一大のので、のので、ののでは表示部(は表示部(ディスプレイ)と体が例に、第6図は上記表示がは表示す解してある。

1 … 装置本体、1a… 障壁部、10… システムバス、11… C P U (ホスト C P U)、12… R O M、13… R A M、14… D M A コントローラ (D M A C; Direct Memory Access Controller)、15… 割込みコントローラ (P I C; Programmable Interrupt Controller)、16… インターバルタイマ (P I T; Programmable Interval Timer)、17…時計モジュール (R T C; Real-Time Clock)、

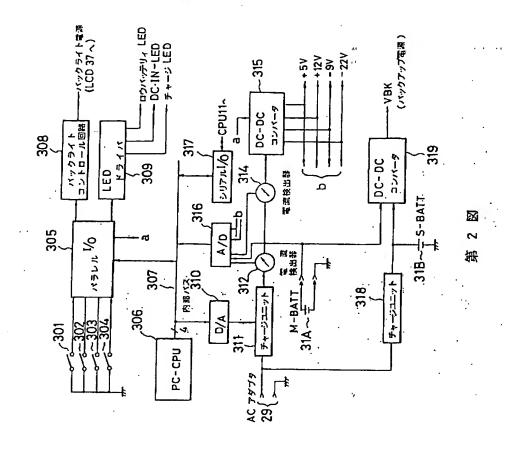
- 20 -

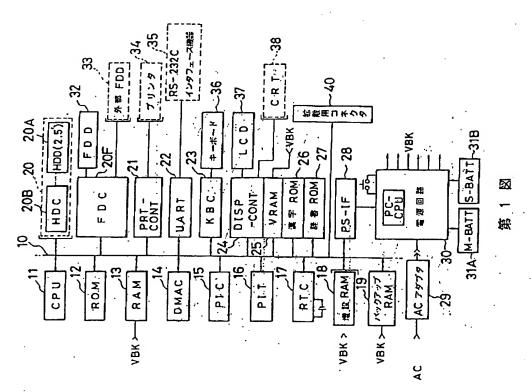
301 … 電源スイッチ、301a… 操作釦、302 … リセットスイッチ、303 … ディスプレイスイッチ、304 … 拡張ユニット設定スイッチ、305 … パラレル 1 / O、808 … パワーコントロール C P U、807 … 内部パス、308 … パックライトコントロール回路、809 … L E D ドライバ、310 … D / A 変換器、811 , 318 … チャージュニット、312 ,314 …電流検出器、815 , 819 … D C ー D C コンパータ、816 … A / D 変換器、317 … シリアルI / O、L 1 , L 2 , L 3 … L E D。

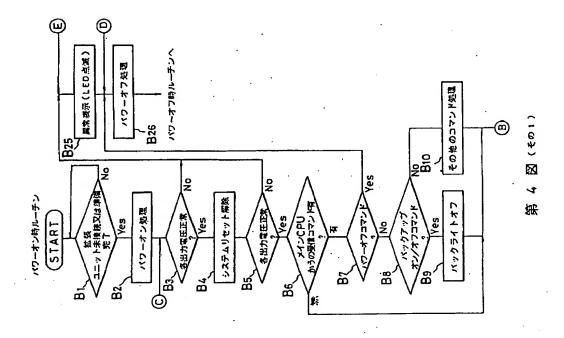
出願人代理人 弁理士 鈴江武彦

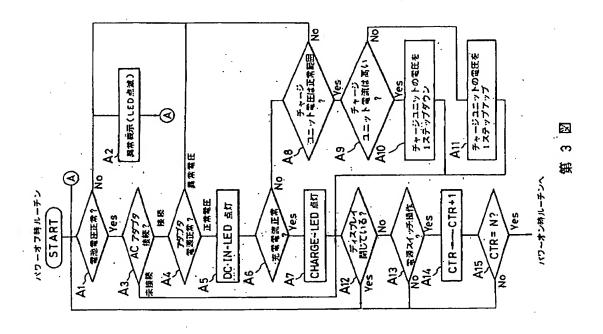
- 21 -

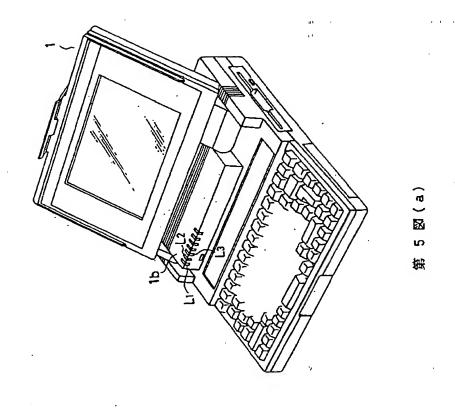
- 22 -

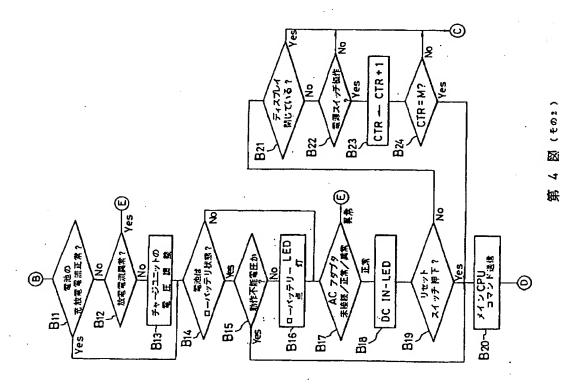


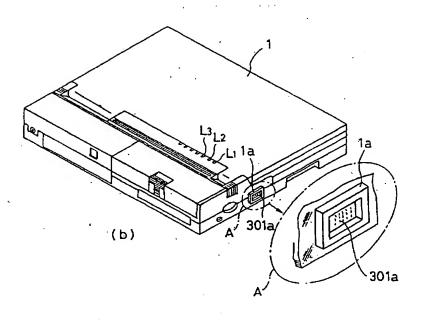












第 5 図

	L1 (L 2	L3				
LED レイアウト	O Power /Speed	O Batt.	DC-1N	O Disk	O Caps	O Num カナ	O Scroll
点灯色		黄 / 赤 / _科	赤(紅8)	 赤	ų.	H	a

斑す 高速側クロック動作時に線点灯

低速例クロック動作時:赤点灯

※ 2 急,速 充 電 詩 : 娱点灯

.QW-Battery 時 : 赤の点漢

充 電 完 了 時 : 禄点灯

Ⅲ 3 AC アダプタ接続時 :赤点灯

電源回路 AC アダプタ入力 } 異常時 : 赤点波

第 6 図